

**Korea patent office (KR) Unexamined Patent
Publication(A)**

KOREAN

(51) Int.Cl. H04B 1/36

Publication No 10-2000-0042359

Publication Date 2000-07-15

Application No 10-1998-0058524

Application Date 1998-12-24

Agent Hae-Cheon Park Inventor Yong-Chang Seo
Seok-Hui Won

Applicant HanGukJeonGiTongSinGongSa Sang-Hun Gang

Examination Requested

Title of Invention THE TRANSMISSION DEVICE OF THE REVERSE LINK IN THE COMMUNICATIONS
SYSTEM.



Abstract

1. The technical Field of the Invention which is written in the claims.

In the communications system, the present invention is the thing about the transmission device of the reverse link.

2. The subject which an invention tries to solve.

An object of the present invention are to provide the channel estimation through the optimized channel coding according to the given channel environment and MC-CDMA mode and the transmission device it compensates, and in that way for steadily transmitting data in order to be satisfied the error bit rate which each service requests.

3. The gist of the solution of an invention.

The present invention is to be equipped with the upconverting means altering the signal of the voice traffic for to transmitting and the channel coding means: channel spreading means: first diffusing the output signal of the channel coding means and the diffused second channel, and encodes a signal and reduces the rate of BITS errors up-converts the signal of the first and the second channel outputted according to a modulation, the synchronization means and the predetermined carrier signal fitting to the predetermined user synchronous burst signal and synchronizes the signal which modulates between a user and base station from a modulation and synchronization means to the high frequency signal.

4. The important use of an invention.

The present invention is used for the communications system of the MC-CDMA mode.

Description

Brief Explanation of the Drawing(s)

Fig. 1 is a configuration diagram of the transmitting end of the communications system using the MC-CDMA mode in which the present invention is applied to.

Fig. 2 is an illustrative view about the variable orthogonal spreading code of the MC-CDMA mode in which the present invention is applied to.

Fig. 3 is an illustrative view about data rate of the MC-CDMA mode in which the present invention is applied to.

Fig. 4 is an outline illustration diagram of the voice coder in which the present invention is applied to.

Fig. 5 is a configuration example diagram of the convolutional encoder in which the present invention is applied to.

Fig. 6 is an illustrative view about the pilot carrier wave being applied to the present invention.

Fig. 7 is a structure chart of the inverse fast Fourier transform frame applied to the present invention.

Fig. 8 is an example construct drawing of the transmission device of the reverse link in the communications system according to the present invention.

Fig. 9 is an other component diagram of enforcement example of the transmission device of the reverse link in the communications system according to the present invention.

The description of reference numerals of the main elements in drawings

811: signal fail transform unit 812: error confirmation part.

813: convolution coder 814: transfer rate synchronization block.

815: signal fail transform unit 816: modulator.

817: channel diffusion part 818, 819: serial-to-parallel converter.

820, 821: frequency synchronization part 822: inverse fast Fourier transform.

823, 824: repeat signal insertion part 825, 826: parallel-to-serial converter.

827, 828: synchronization block 829, 830: digital analog converter.

831: up converter.

831: 상향 변환부

특 2000-0042359

(19) 대한민국특허청(KR)

(12) 공개특허공보(A)

(51) Int. Cl.⁶
H04B 1/38(11) 공개번호 특 2000-0042359
(43) 공개일자 2000년 07월 15일

(21) 출원번호	10-1998-0058524
(22) 출원일자	1998년 12월 24일
(71) 출원인	한국전기통신공사 이계철 경기도 성남시 분당구 정자동 206 강상훈 대전광역시 유성구 어은동 52
(72) 발명자	서용창
(74) 대리인	서울특별시 서초구 우면동 17-1번지 박해천, 원석희

설사접두어: 있음

(54) 통신 시스템에서 역방향 링크의 송신 장치

요약

1. 청구범위에 기재된 발명이 속하는 기술분야

본 발명은 통신 시스템에서 역방향 링크의 송신 장치에 관한 것임.

2. 발명이 해결하고자 하는 과제

본 발명은 주어진 채널 환경에 따른 최적화된 채널 부호화와 MC-CDMA 방식을 통한 채널 추정 및 보상을 하여 주므로써, 각 서비스에서 요구하는 여러 비트률을 만족하도록 데이터를 안정적으로 전송할 수 있는 송신 장치를 제공함에 목적이 있다.

3. 발명의 해결방법의 요지

본 발명은, 전송하고자 하는 음성, 트래픽 및 신호를 부호하여 비트 어레이를 감소시키는 채널 부호화수단, 채널 부호화수단의 출력 신호를 확산하는 채널 확산수단, 확산된 제 1 및 제 2 채널의 신호를 변조하고, 소정의 사용자 등기 버스트 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 등기시키는 변조 및 동기화 수단, 및 소정의 반송파 신호에 따라, 상기 변조 및 동기화 수단으로부터 출력된 제 1 및 제 2 채널의 신호를 고주파 신호로 상향 변환하는 상향 변환수단를 포함한다.

4. 발명의 중요한 용도

본 발명은 MC-CDMA 방식의 통신 시스템에 이용됨.

도면

도

도면

도면의 주요한 설명

도 1은 본 발명이 적용되는 MC-CDMA 방식을 이용하는 통신 시스템의 송신단의 구성도.

도 2는 본 발명이 적용되는 MC-CDMA 방식의 가변적 교환 코드에 대한 설명도.

도 3은 본 발명이 적용되는 MC-CDMA 방식의 데이터를 대한 설명도.

도 4는 본 발명이 적용되는 음성 부호기의 개략 예시도.

도 5는 본 발명이 적용되는 컨벌루 셜널 부호기의 구성 예시도.

도 6은 본 발명에 적용되는 파일럿 반송파에 대한 설명도.

도 7은 본 발명에 적용되는 역프리에번환 프레임의 구조도.

도 8은 본 발명에 따른 통신 시스템에서 역방향 링크의 송신 장치의 일실시에 구성도.

도 9는 본 발명에 따른 통신 시스템에서 역방향 링크의 송신 장치의 다른 실시예 구성도.

* 도면의 주요 부분에 대한 부호의 설명 *

811: 신호에러 변환부

812: 에러 확인부

813: 컨벌루션 코더	814: 전송속도 동기화부
815: 신호에러 변환부	816: 변조부
817: 채널 확산부	818, 819: 직/병렬 변환부
820, 821: 주파수 동기화부	822: 역퍼리에변환부
823, 824: 반복신호 삽입부	825, 826: 병/직렬 변환부
827, 828: 동기화부	829, 830: D/A 변환부
831: 상향 변환부	

발명의 상세한 설명

발명의 목적

발명이 속하는 기술분야 및 그 분야의 종래기술

본 발명은 통신 시스템에서 역방향 링크의 송신 장치에 관한 것으로서, 특히 다중 반송파-코드분할다중접속(Multi-Carrier-Code Division Multiple Access) 방식을 이용하여 역방향 링크의 음성 트래픽과 데이터 트래픽을 전송하기 위한 송신 장치에 관한 것이다.

일반적으로, 다중접속방식은 CDMA이지만 신호파형은 직교 주파수 분할다중(OFDM : Orthogonal Frequency Division Multiple) 원리를 이용한 MC-CDMA방식을 구현하고자 하는 이동 통신 시스템의 송신 장치에 사용하여 기저대역신호의 변조 방식으로 적용한다.

그러나, 이와 같은 종래의 변조 방식의 경우, 이동 환경의 채널 특성은 유전에 비해서 상당히 열악할 뿐만 아니라 특히 데이터의 전송 속도가 고속으로 갈수록 열화가 심해지는 문제점이 있었다.

발명이 이루고자 하는 기술적 목표

따라서, 본 발명은 상기와 같은 문제점을 해결하기 위하여 만들어진 것으로서, 밀리미터파 대역에서 주파수 대역폭이 40MHz로 주어졌을 때 32Mbps의 데이터 전송 속도를 갖는 이동통신 시스템의 역방향 링크의 송신 장치를 구현함에 있어, 주어진 채널 환경에 따른 최적화된 채널 부호화와 MC-CDMA 방식을 통한 채널 주정 및 보상을 하여 주므로써, 각 서비스에서 요구하는 데이터 비트율을 만족하도록 데이터를 안정적으로 전송할 수 있는 송신 장치를 제공하는데 그 목적이 있다.

발명의 구성 및 작동

이와 같은 목적을 달성하기 위한 본 발명은, 통신 시스템에서 음성 트래픽(voice traffic) 및 신호를 전송하는 역방향 링크의 송신 장치에 있어서, 전송하고자 하는 음성 트래픽(voice traffic) 및 신호를 부호화하여 비트 에러율을 감소시키는 채널 부호화수단, 채널 부호화수단의 출력 신호를 소정의 월시(Walsh)코드와 의사접음코드를 이용하여 확산하는 채널 확산수단, 상기 채널 확산수단에 의해 확산된 제 1 및 제 2 채널의 신호를 변조하고, 소정의 사용자 등기 버스트(Burst) 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 변조 및 동기화 수단, 및 소정의 반송파 신호에 따라, 상기 변조 및 동기화 수단으로부터 출력된 제 1 및 제 2 채널의 신호를 고주파 신호로 상향 변환하고, 상향 변환한 제 1 및 제 2 채널의 고주파 신호를 가산하여 송신하는 상향 변환수단을 포함한다.

또한, 본 발명은, 통신 시스템에서 데이터 트래픽 및 신호를 전송하는 역방향 링크의 송신 장치에 있어서, 전송하고자 하는 데이터 트래픽 및 신호를 부호화하여 비트 에러율을 정정하는 비트에러정정수단, 상기 비트 에러 정정수단으로부터 전달된 신호를 부호화하여 비트 에러율을 감소시키는 채널 부호화수단, 채널 부호화수단의 출력 신호를 소정의 월시(Walsh)코드와 의사접음코드를 이용하여 확산하는 채널 확산수단, 상기 채널 확산수단에 의해 확산된 제 1 및 제 2 채널의 신호를 변조하고, 소정의 사용자 등기 버스트(Burst) 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 변조 및 동기화 수단, 및 소정의 반송파 신호에 따라, 상기 변조 및 동기화 수단으로부터 출력된 제 1 및 제 2 채널의 신호를 고주파 신호로 상향 변환하고, 상향 변환한 제 1 및 제 2 채널의 고주파 신호를 가산하여 송신하는 상향 변환수단을 포함한다.

이하, 첨부된 도면을 참조하여 본 발명의 바람직한 실시예를 상세하게 설명한다.

도 1은 본 발명이 적용되는 MC-CDMA 방식을 이용하는 통신 시스템의 송신단의 구성도로서, 송신기(111 내지 11N, 121 내지 12N)들과, 가산기(132 내지 13N)들로 구성된다.

여기서, 코드의 길이는 서브캐리어(SUBCARRIER)의 수인 N과 같고 각 코드의 원소는 칩(CHIP)이라고 한다.

임의의 코드  의 각 칠은 {1, -1}의 집합에 속하고, 상호직교성을 갖는 특성이 있다.

즉, 다음 [수학식 1]의 조건을 만족한다.

$$\sum_{i=0}^{N-1} c_l[i]c_m[i] = N \delta_{l,m}$$

여기서, $\delta_{l,m}$ 은 $l=m$ 일 때 값이 1이고, 그외 경우는 0인 할수이다.

입력 데이터, 심볼 $a_m[k]$ 은 m 번째 사용자의 k 번째 비트를 나타낸다.

MC-CDMA 신호는 한개의 데이터 심볼이 N 개로 병렬로 복사되고, 이렇게 병렬로 들어오는 심볼의 i 번째 가지(서브캐리어)는 $c_m[i]$ 에 의해 곱해진다.

그리고 각 서브캐리어들은 F/T_δ (F =정수, T_δ =FFT(프레임 길이)의 간격으로 일정하게 떨어져 있다). 전송되는 신호는 이러한 가지(BRANCH) 출력의 합으로 이루어지며, 이러한 과정을 통해 코드화된 데이터 심볼을 포함하는 서브캐리어를 갖는 멀티캐리어 신호를 산출하게 된다. [도 1]에서처럼 전송되는 신호는 다음 [수학식 2]와 같이 수식으로 표현할 수 있다.

$$s_{m(t)} = \sum_{i=0}^{N-1} a_m[i] c_m[i] P_T(t-iT) e^{j \frac{2\pi k F i T}{T}}$$

여기서, $P_T(t)$ 는 $0 \leq t \leq T$ 구간에서는 1의 값을 갖고, 그 외의 구간에서는 0의 값을 갖는 할수이다.

도 2는 본 발명이 적용되는 MC-CDMA 방식의 가변직교학산코드에 대한 설명도로서, 도 1에서 데이터 심볼을 코드화하기 위해 사용되었던 직교학산코드를 구체적으로 정의하고, 이 직교학산코드를 사용하여 다양한 미등 멀티미디어 서비스 데이터를 제공하기 위한 가변직교학산코드의 알고리듬을 보여주는 것이다.

여기서, 직교학산코드로는 월시-하다마드(Walsh-Hadamard) 코드를 사용하였으며, 이 코드는 매트릭스 연산으로 발생시킬 수 있다.

이러한 월시-하다마드(Walsh-Hadamard) 코드 발생의 기본 매트릭스 단위는 다음 [수학식 3]과 같다.

$$H_o = \begin{bmatrix} 1 & 1 \\ 1 & -1 \end{bmatrix}$$

이것을 기본 매트릭스로 하여 길이 2^n 의 월시(Walsh) 코드는 다음 [수학식 4]와 같이 순환적인 매트릭스 연산으로 발생시키게 된다.

$$H_n = \begin{bmatrix} H_{n-1} & H_{n-1} \\ H_{n-1} & -H_{n-1} \end{bmatrix}$$

여기서, 매트릭스 H_n 은 $2^n \times 2^n$ 크기를 가지며 $2^{n-1} \times 2^{n-1}$ 크기의 H_{n-1} 매트릭스를 사용하여 구성된다. 매트릭스의 각 열은 각 사용자의 코드로 주어지게 된다.

한편, 다양한 멀티미디어 서비스를 동시에 제공하기 위해서는 가변적교환코드의 적용이 필요하다.

전술한 월시-하드만(Walsh-Hadamard) 코드를 이용하여 가변적교환코드를 생성할 수 있으며, 그 생성 알고리듬은 다음과 같다.

미때, 기본(최저 서비스 데이터)이 되는 서비스 데이터의 전송 속도를 R bps라 했을 때, 그의 N (즉, $N=2^k$ 임, 여기서 $k=정수임$) 배가 속도의 데이터는 다음의 규칙에 의해 할당된다.

그리고, R bps 속도의 데이터에 1×1 월시 코드의 하나를 할당하게 되면, NR bps의 데이터는 1번재

$$(i = 0, 1, \dots, \frac{1}{N}) \quad (i + \frac{1}{N})$$

그리고 번재 (여기서 $i = 1, 2, \dots, N-1$)

의 코드를 할당하게 된다.

여기서, 사실상 1번재 코드만 사용된다.

도 2에서는 알고리듬은 $R=14.4$ Kbps 속도의 데이터와 0이의 4배가 되는 57.6 Kbps 속도의 데이터를 예로 들어 설명하고 있다.

도 3은 본 발명이 적용되는 MC-CDMA 방식의 데이터에 대한 설명도로서, 도 1에서 설명한 MC-CDMA 방식과 도 2에서 설명한 가변적교환코드를 이용하여 다양한 미동 멀티미디어 서비스를 제공하기 위해서 각 서비스 데이터를 전송 속도에 따라 주어진 주파수 대역폭에 사용시킨 것이다.

멀티밴드는 5/10/20/40MHz로 구성되며, 채널간 간격의 단위가 된다. 주어진 최대 주파수 대역폭은 40MHz이며, 여기에 롤오프(roll-off factor)이 0.22인 저역통과필터를 사용하면 최대 가능한 주파수 대역폭은 32.768MHz가 된다.

그리고, 본 발명에서 제공하고자 하는 서비스 데이터는 32K/64K/384K/1M/5M/10Mbps로 정했으며, 각 서비스 데이터는 순방향 에러 정정(FEC: forward error correction) 코딩과 채널 추정 및 보상을 위한 데이터가 더해져서 중간 단계의 전송 심볼로 일단 사용되며, 이후 가변적교환산을 거쳐 각 멀티밴드에 할당되게 된다.

그리고, 5M/10Mbps의 고속의 서비스 데이터는 멀티코드를 활용하여 필요한 확산비율을 얻는다.

도 4는 본 발명이 적용되는 응답 부호기의 개략 예시도이다.

도 4를 참조하면, 응답 부호기(Response Coder)는 음성 데이터에 대해서는 적용하지 않으며, 여기서는 갈로마체(GALOIS FIELD) GF(64)에서 정의된 (63, 59) 응답 부호기에서 15개의 정보 심볼을 잘라낸 (48, 44) 단축(SHORTENED) 응답 부호기를 사용하였다.

그리고, 이 부호기의 원시 대량할수는 다음 [수학식 5]과 같이 표현된다:

$$p(x) = x^6 + x^2 + 1$$

이와 같은, 응답 부호기를 사용하면 2 심볼내에서는 에러 검출 및 정정이 가능하다.

도 5는 본 발명이 적용되는 컨벌루션얼 부호기(CONVOLUTIONAL CODER)의 구성 예시도로서, D-플립플롭(411 내지 418)들과, 가산기(421, 422)들로 구성된다.

도 5에 도시된 바와 같이, 컨벌루션얼 부호화(convolutional coding)는 주로 전송 데이터가 음성인 경우와 데이터인 경우에 각각 다른 부호률(code rate)로 전송되는데, 여기서는 부호률 R 을 $1/2$ 로 설정하여 사용한다.

그리고, 구조자(constraint length) K 는 '9'로 지정한다.

- 이러한, 컨벌루션 네트워크의 생성 다항식은 다음 [수학식 6] 및 [수학식 7]와 같이 표현된다.

$$g_0 = x^8 + x^6 + x^5 + x^3 + x^2 + x + 1$$

$$g_1 = x^8 + x^7 + x^5 + x^4 + x + 1$$

도 6은 본 발명에 적용되는 파일럿 반송파에 대한 설명도로서, 본 발명에 적용되는 역프리에변환의 부반송파(subcarrier)를 나타내고 있다.

여기서, 전체 부반송파의 수는 512개이며, 이중에서 파일럿 반송파(pilot carrier)는 8개 간격으로 삽입하여 전체 부반송파의 1/8을 차지하는 64개로 구성된다.

그리고, 수신단에서는 이러한 파일럿 반송파를 이용하여 페이딩 채널(fading channel)의 영향으로 생기 부반송파들의 위상·왜곡(phase offset)을 보상해 주므로써 주파수 동기(frequency synchronization)를 맞추고 채널·주파수·보상률을 위해서 사용된다.

도 7은 본 발명에 적용되는 역프리에변환 프레임의 구조도이다.

도 7에서, 반복신호 삽입(cyclic prefix)은 역프리에변환 프레임의 자연으로 생기는 프레임간의 간섭(interference)을 없애기 위하여 프레임의 48/512정도를 반복하도록 하는 것이다.

도 8은 본 발명에 따른 통신 시스템에서 역방향 링크의 음성·트래픽 및 신호를 증산하는 증신 장치의 일 실시예 구조도이다.

도 8에 도시된 바와 같이 본 발명의 일 실시예에 따른 증신 장치는, 입력되는 음성·트래픽 및 신호의 버스트·에러를 랜덤(random) 에러로 변환하는 신호에러 변환부(811)와, 신호에러 변환부(811)로부터 출력된 신호에 발생된 에러 상태를 확인하는 에러 확인부(812)와, 에러 확인부(812)에 의해 확인된 에러 상태 값에 따라, 에러 확인부(812)로부터 전달된 신호를 컨벌루션(Converlution) 부호화하여 에러 비트율을 감소시키는 컨벌루션 코더(813)와, 컨벌루션 코더(813)의 출력신호에 소정의 신호를 삽입하여 전송하고자 하는 속도로 둘기시키는 전송속도 동기회부(814)와, 전송속도 동기회부(814)로부터 전달된 신호의 버스트·에러를 랜덤·에러로 변환하는 신호에러 변환부(815)와, 신호에러 변환부(815)로부터 전달된 신호를 변조하기 위한 변조부(816)와, 변조부(816)에 의해 변조된 신호와 0채널의 신호와 1채널의 신호를 확산하기 위한 채널 확산부(817)와, 채널 확산부(817)에 의해 확산된 1채널 및 0채널의 직렬신호를 각각 병렬 신호로 변환하는 직/병렬 변환부(818, 819)들과, 직/병렬 변환부(818, 819)들로부터 출력된 신호에 각각 소정의 피밀롯·심볼과 기준신호를 삽입하여 주파수를 둘기시키는 주파수 동기회부(820, 821)들과, 주파수 동기회부(820, 821)들의 출력신호를 역프리에변환부(822)와, 역프리에변환부(823)로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하는 반복신호 삽입부(823, 824)들과, 반복신호 삽입부(823, 824)들로부터 출력된 직렬신호를 각각 병렬신호로 변환하는 병/직렬 변환부(825, 826)들과, 병/직렬 변환부(825, 826)들로부터 출력된 디지털 신호를 각각 사용자·동기·버스·신호에 맞추어 사용자·동기·기지국·간에 둘기시키는 동기회부(827, 828)들과, 동기회부(827, 828)들로부터 출력된 디지털 신호를 각각 아날로그 신호로 변환하는 D/A 변환부(829, 830)들과, D/A 변환부(829, 830)들로부터 출력된 1채널의 신호와 0채널의 신호를 각각 고주파 신호로 상향·변환한 후, 상향·변환한 1채널 및 0채널의 고주파 신호들을 가산하여 출력하는 상향·변환부(831)를 구비한다.

채널 확산부(817)는, 변조부(816)로부터 출력된 1채널의 신호와 활시코드를 증산하는 증산기(832)와, 변조부(816)로부터 출력된 0채널의 신호와 활시코드를 증산하는 증산기(833)와, 증산기(832)로부터 출력된 1채널의 신호와 1채널용 의사접을 코드를 증산하기 위한 증산기(834)와, 증산기(833)로부터 출력된 0채널의 신호와 0채널용 의사접을 코드를 증산하기 위한 증산기(835)로 이루어진다.

상향·변환부(831)는, D/A 변환부(829)로부터 출력된 1채널의 기저대역 신호를 반송파와 혼합하여 고주파 신호로 상향·변환하는 상향·변환기(836)와, 반송파의 위상을 90° 천이시키는 위상·천이부(837)와, D/A 변환부(829)로부터 출력된 0채널의 기저대역 신호를 위상·천이부(837)를 통해 전달된 반송파와 혼합하여 상향·변환하는 상향·변환기(838)와, 상향·변환기(837)들의 출력신호를 가산하는 가산기(839)와, 가산기(839)의 출력신호를 필터링하여 잡음을 제거하는 필터(840)로 구성된다.

상기한 바와 같은 구조를 갖는 본 발명의 역방향 링크의 증신 장치의 동작에 대하여 설명하면 다음과 같다.

신호에러 변환부(811)가 입력되는 음성·트래픽 및 신호의 버스트·에러를 랜덤(random)·에러로 변환하여 에러 비트율을 감소시키면, 에러 확인부(812)는 신호에러 변환부(811)로부터 전달된 신호에 발생된 에러 상태를 확인하게 되는데, 여기서 확인된 에러 상태는 컨벌루션 코더(813)로 전달된 다음 에러 비트율을 감소시키는데 이용된다.

그리고, 컨벌루션 코더(813)는 에러 확인부(812)를 통해 확인된 에러 상태에 맞추어 에러 확인부(812)로부터 전달된 신호를 컨벌루션(Converlution) 부호화하여 에러 비트율을 감소시킨다.

이렇게, 컨벌루션 코더(813)에 의해 부호화된 신호는 전송속도 동기회부(814)를 통해 전송하고자 하는 속도와 동기되어 신호에러 변환부(817)로 전달되고, 이어 신호에러 변환부(817)는 전달된 신호의 버스트·에러를 랜덤·에러로 변환하여 비트·에러율을 감소시킨다.

이와 같이, 에러 비트들이 감소된 1채널 및 0채널의 신호는 변조부(816)의 QPSK(QPSK : Quadrature Phase Shift Keying) 방식을 통해 변조된 다음, 채널 확산부(817)를 통해 확산된다.

이때, 확산된 1채널 및 0채널의 직렬신호는 각각 직/병렬 변환부(818, 819)들을 통해 병렬신호로 변환된 다음 주파수 동기화부(820, 821)들로 전달된다.

그리고, 주파수 동기화부(820, 821)는 각각 직/병렬 변환부(818, 819)들로부터 전달된 신호에 소정의 파일럿 심볼과 기준신호를 삽입하여 주파수 오프셋을 보정하므로써 주파수 동기를 맞추고, 채널을 추정하여 추정값을 보상하여 준다.

열포리에변환부(822)는 주파수 동기화부(820, 821)들로부터 전달된 신호를 역포리에변환하여 직교 주파수 분할다중(OFDM : Orthogonal Frequency Division Multiple) 신호를 발생한다.

반복신호 삽입(823, 824)들은 각각 역포리에변환부(823)로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하고, 이렇게 간섭이 제거된 병렬 신호는 각각 병/직렬 변환부(825, 826)들을 통해 직렬 신호로 변환된 다음 동기화부(827, 828)들로 전달된다.

이어서, 동기화부(827, 828)들은 각각 병/직렬 변환부(825, 826)들로부터 출력된 병렬 신호를 사용자 등기 버스트 신호에 맞추어 사용자와 기지국 간에 동기시키고, 이어 D/A 변환부(829, 830)들은 각각 동기화부(827, 828)들로부터 출력된 디지털 신호를 아날로그 신호로 전환시킨다.

전술한 바와 같은 과정을 통해 전달된 1채널 및 0채널의 기저대역 신호는 상향 변환부(831)를 통해 고주파 신호로 상향 변환되어 송신된다.

도 9는 본 발명에 따른 통신 시스템에서 역방향 링크의 데이터 트랙픽 및 신호를 송신하는 송신 장치의 구성도로서, 도 8과 마찬가지로, 신호에러 변환부(811)와, 에러 확인부(812)와, 커널 확산 코더(813)와, 전송속도 동기화부(814)와, 신호에러 변환부(815)와, 변조부(816)와, 채널 확산부(817)와, 직/병렬 변환부(818, 819)들과, 주파수 동기화부(820, 821)들과, 역포리에변환부(822)와, 반복신호 삽입부(823, 824)들과, 병/직렬 변환부(825, 826)들과, 동기화부(827, 828)들과, D/A 변환부(829, 830)들과, 상향 변환부(831)를 구비한다.

그리고, 도 9에 도시된 본 발명의 다른 실시예에 따른 송신 장치는, 전송하고자 하는 데이터 트랙픽 및 신호를 부호화하여 비트 에러를 정정하는 비트에러 정정부(910)를 더 구비하고 있다.

여기서, 비트에러 청정부(910)는 리드 솔로몬(Read Solomon) 코더를 이용할 수 있다.

본 발명의 기술 사상은 상기 바람직한 실시예에 따라 구체적으로 기술되었으나, 상기한 실시예는 그 설명을 위한 것이며 그 제한을 위한 것이 아님을 주의하여야 한다. 또한, 본 발명의 기술 본야의 통상의 전문가라면 본 발명의 기술 사상의 범위내에서 다양한 실시예가 가능할을 이해할 수 있을 것이다.

본명의 조작

이상에서 설명한 바와 같이 본 발명은, 주어진 채널 환경에 따른 최적화된 채널 부호화와 MC-CDMA 방식을 통한 채널 충돌 및 보상을 하여 주어 각 서비스에서 요구하는 에러 비트률을 만족하도록 데이터를 안정적으로 전송하므로써 한 사용자에게 서비스를 수 있는 가능한 최대 데이터 전송속도는 10Mbps 정도가 되도록 하여 엠펙(MPEG)-2와 같은 디지털 영상 서비스에 마르기까지 다양한 멀티미디어 서비스를 제공할 수 있는 효과가 있다.

(5) 청구의 범위

청구항 1

통신 시스템에서 음성 트래픽(voice traffic) 및 신호를 전송하는 역방향 링크의 송신 장치에 있어서, 전송하고자 하는 음성 트래픽(voice traffic) 및 신호를 부호하여 비트 에러율을 감소시키는 채널 부호화 수단;

채널 부호화수단의 출력 신호를 소정의 월시(Walsh)코드와 의사접음코드를 이용하여 확산하는 채널 확산 수단;

상기 채널 확산수단에 의해 확산된 제 1 및 제 2 채널의 신호를 변조하고, 소정의 사용자 등기 버스트(Burst) 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 변조 및 동기화 수단; 및

소정의 반송파 신호에 따라, 상기 변조 및 동기화 수단으로부터 출력된 제 1 및 제 2 채널의 신호를 고주파 신호로 상향 변환하고, 상향 변환한 제 1 및 제 2 채널의 고주파 신호를 가산하여 송신하는 상향 변환 수단;

를 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 2

제 1 항에 있어서,

상기 채널 부호화수단은;

상기 음성 트래픽 및 신호의 버스트 에러를 랜덤(random) 에러로 변환하는 제 1 신호에러 변환수단;

상기 제 1 신호에러 변환수단으로부터 출력된 신호에 발생된 에러 상태를 확인하는 에러 확인수단;

상기 에러 확인수단에 의해 확인된 에러 상태 값에 따라, 상기 에러 확인수단으로부터 전달된 신호를 컨

- ▶ **컨버터션(Converlution)** 부호화하여 여러 비트율을 감소시키는 여러 비트율 감소수단;

상기 여러 비트율 감소수단의 출력신호에 소정의 신호를 삽입하여 전송하고자 하는 속도로 동기시키는 전송속도 동기화수단; 및

상기 전송속도 동기화수단으로부터 전달된 신호의 버스트 예리를 랜덤 예리로 변환하는 제 2 신호에러 변환수단

를 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 3

제 1 항에 있어서,

상기 채널 확산수단은,

상기 채널 부호화수단으로부터 전달된 신호를 변조하기 위한 변조수단;

상기 변조수단에 의해 변조된 상기 제 1 채널의 신호와 상기 소정의 활시코드를 승산하기 위한 제 1 승산수단;

상기 변조수단에 의해 변조된 상기 제 2 채널의 신호와 상기 소정의 활시코드를 승산하기 위한 제 2 승산수단;

상기 제 1 승산수단의 출력신호와 상기 소정의 의사잡음코드를 승산하기 위한 제 3 승산수단; 및

상기 제 2 승산수단의 출력신호와 상기 소정의 의사잡음코드를 승산하기 위한 제 4 승산수단

를 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 4

제 1 항에 있어서,

상기 변조 및 동기화수단은,

상기 채널 확산수단에 의해 확산된 제 1 채널의 신호를 변조하고, 상기 소정의 사용자 동기 버스트 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 제 1 변조 및 동기화 수단; 및

상기 채널 확산수단에 의해 확산된 제 2 채널의 신호를 변조하고, 상기 소정의 사용자 동기 버스트 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 제 2 변조 및 동기화 수단

를 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 5

제 4 항에 있어서,

상기 제 1 변조 및 동기화수단은,

상기 채널 확산수단에 의해 확산된 제 1 채널의 직렬 신호를 병렬 신호로 변환하는 직/병렬 변환수단;

상기 직/병렬 변환수단으로부터 출력된 병렬 신호에 소정의 파일럿 심볼과 기준신호를 삽입하여 주파수를 동기시키는 주파수 동기화수단;

상기 주파수 동기화수단의 출력신호를 역프리에변환하기 위한 역프리에변환수단;

상기 역프리에변환수단으로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하는 반복 신호 삽입수단;

상기 반복신호 삽입수단으로부터 출력된 병렬 신호를 직렬 신호로 변환하기 위한 병/직렬 변환수단;

상기 사용자 동기 버스트 신호에 따라, 상기 사용자와 기지국 간에 상기 병/직렬 변환수단에 의해 변환된 직렬 신호를 동기시키는 동기화수단; 및

상기 동기화수단로부터 출력된 디지털 신호를 마날로그 신호로 변환하여 상기 상향 변환수단으로 출력하는 D/A 변환수단

를 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 6

제 4 항에 있어서,

상기 제 2 변조 및 동기화수단은,

상기 채널 확산수단에 의해 확산된 제 2 채널의 직렬 신호를 병렬 신호로 변환하는 직/병렬 변환수단;

상기 직/병렬 변환수단으로부터 출력된 병렬 신호에 소정의 파일럿 심볼과 기준신호를 삽입하여 주파수를 동기시키는 주파수 동기화수단;

상기 주파수 동기화수단의 출력신호를 역프리에변환하기 위한 역프리에변환수단;

상기 역프리에변환수단으로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하는 반복 신호 삽입수단;

상기 반복신호 삽입수단으로부터 출력된 병렬 신호를 직렬 신호로 변환하기 위한 병/직렬 변환수단;
 상기 사용자 동기 버스트 신호에 따라, 상기 사용자와 기지국 간에 상기 병/직렬 변환수단에 의해 변환된
 직렬 신호를 동기시키는 동기화수단; 및
 상기 동기화수단로부터 출력된 디지털 신호를 마날로그 신호로 변환하여 상기 상향 변환수단으로 출력하
 는 D/A 변환수단
 을 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 7

제 1 항 내지 제 6 항중 어느 한 항에 있어서,

상기 상향 변환수단은,

상기 소정의 반송파 신호에 따라, 상기 변조 및 동기화수단으로부터 전달된 제 1 채널의 신호를 고주파
 신호로 상향 변환하는 제 1 상향 변환부;

상기 소정의 반송파 신호의 위상을 천이시키는 위상 천이부;

상기 위상 천이부에 의해 위상이 천이된 반송파 신호에 따라, 상기 변조 및 동기화수단으로부터 전달된
 제 2 채널의 신호를 고주파 신호로 상향 변환하는 제 2 상향 변환부;

상기 제 1 및 제 2 상향 변환부에 의해 상향 변환된 제 1 및 제 2 채널의 신호를 가산하기 위한 가산부;
 및

상기 가산부에 의해 가산된 신호를 필터링하여 잡음을 제거하는 필터링수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 8

제 7 항에 있어서,

상기 위상 천이부는,

상기 소정의 반송파 신호를 실질적으로 90° 천이시키는 것을 특징으로 하는 통신 시스템에서 역방향 링크
 의 송신 장치.

청구항 9

통신 시스템에서 데이터 트래픽 및 신호를 전송하는 역방향 링크의 송신 장치에 있어서,

전송하고자 하는 데이터 트래픽 및 신호를 부호화하여 비트 에러를 정정하는 비트에리 정정수단;

상기 비트 에러 정정수단으로부터 전달된 신호를 부호화하여 비트 에러율을 감소시키는 채널 부호화수단;

채널 부호화수단의 출력 신호를 소정의 웨일시(Walsh)코드와 의사점음코드를 이용하여 확산하는 채널 확산
 수단;

상기 채널 확산수단에 의해 확산된 제 1 및 제 2 채널의 신호를 변조하고, 소정의 사용자 동기 버스트
 (Burst) 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 변조 및 동기화 수단; 및

소정의 반송파 신호에 따라, 상기 변조 및 동기화 수단으로부터 출력된 제 1 및 제 2 채널의 신호를 고주
 파 신호로 상향 변환하고, 상향 변환한 제 1 및 제 2 채널의 고주파 신호를 가산하여 상향 변환하는 상향 변환
 수단;

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 10

제 9 항에 있어서,

상기 채널 부호화수단은,

상기 비트에리 정정수단으로부터 출력된 신호의 버스트 에러를 랜덤(random) 에러로 변환하는 제 1 신호
 에러 변환수단;

상기 제 1 신호에러 변환수단으로부터 출력된 신호에 발생된 에러 상태를 확인하는 에러 확인수단;

상기 에러 확인수단에 의해 확인된 에러 상태 값에 따라, 상기 에러 확인수단으로부터 전달된 신호를 컨
 벌루션(Converlution) 부호화하여 에러 비트율을 감소시키는 에러 비트율 감소수단;

상기 에러 비트율 감소수단의 출력신호에 소정의 신호를 삽입하여 전송하고자 하는 속도로 동기시키는 전
 송속도 동기화수단; 및

상기 전송속도 동기화수단으로부터 전달된 신호의 버스트 에러를 랜덤 에러로 변환하는 제 2 신호에러 변
 환수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 11

제 9 항에 있어서,

▶ 상기 채널 확산수단은,

- 상기 채널 부호화수단으로부터 전달된 신호를 변조하기 위한 변조수단;
- 상기 변조수단에 의해 변조된 상기 제 1 채널의 신호와 상기 소정의 활시코드를 승산하기 위한 제 1 승산 수단;
- 상기 변조수단에 의해 변조된 상기 제 2 채널의 신호와 상기 소정의 활시코드를 승산하기 위한 제 2 승산 수단;
- 상기 제 1 승산수단의 출력신호와 상기 소정의 의사잡음코드를 승산하기 위한 제 3 승산수단; 및
- 상기 제 2 승산수단의 출력신호와 상기 소정의 의사잡음코드를 승산하기 위한 제 4 승산수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 승신 장치.

첨구항 12

제 9 항에 있어서,

상기 변조 및 동기화수단은,

- 상기 채널 확산수단에 의해 확산된 제 1 채널의 신호를 변조하고, 상기 소정의 사용자 동기 버스트 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 제 1 변조 및 동기화 수단; 및
- 상기 채널 확산수단에 의해 확산된 제 2 채널의 신호를 변조하고, 상기 소정의 사용자 동기 버스트 신호에 맞추어 사용자와 기지국 간에 변조한 신호를 동기시키는 제 2 변조 및 동기화 수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 승신 장치.

첨구항 13

제 12 항에 있어서,

상기 제 1 변조 및 동기화수단은,

- 상기 채널 확산수단에 의해 확산된 제 1 채널의 직렬 신호를 병렬 신호로 변환하는 직/병렬 변환수단;
- 상기 직/병렬 변환수단으로부터 출력된 병렬 신호에 소정의 파일럿 심볼과 기준신호를 삽입하여 주파수를 동기시키는 주파수 동기화수단;
- 상기 주파수 동기화수단의 출력신호를 컴퓨터에 변환하기 위한 컴퓨터에 변환수단;
- 상기 컴퓨터에 변환수단으로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하는 반복 신호 삽입수단;
- 상기 반복신호 삽입수단으로부터 출력된 병렬 신호를 직렬 신호로 변환하기 위한 병/직렬 변환수단;
- 상기 사용자 동기 버스트 신호에 따라, 상기 사용자와 기지국 간에 상기 병/직렬 변환수단에 의해 변환된 직렬 신호를 동기시키는 동기화수단; 및
- 상기 동기화수단로부터 출력된 디지털 신호를 아날로그 신호로 변환하여 상기 상향 변환수단으로 출력하는 D/A 변환수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 승신 장치.

첨구항 14

제 12 항에 있어서,

상기 제 2 변조 및 동기화수단은,

- 상기 채널 확산수단에 의해 확산된 제 2 채널의 직렬 신호를 병렬 신호로 변환하는 직/병렬 변환수단;
- 상기 직/병렬 변환수단으로부터 출력된 병렬 신호에 소정의 파일럿 심볼과 기준신호를 삽입하여 주파수를 동기시키는 주파수 동기화수단;
- 상기 주파수 동기화수단의 출력신호를 컴퓨터에 변환하기 위한 컴퓨터에 변환수단;
- 상기 컴퓨터에 변환수단으로부터 전달된 신호에 반복되는 신호를 삽입하여 심볼간의 간섭을 제거하는 반복 신호 삽입수단;
- 상기 반복신호 삽입수단으로부터 출력된 병렬 신호를 직렬 신호로 변환하기 위한 병/직렬 변환수단;
- 상기 사용자 동기 버스트 신호에 따라, 상기 사용자와 기지국 간에 상기 병/직렬 변환수단에 의해 변환된 직렬 신호를 동기시키는 동기화수단; 및
- 상기 동기화수단로부터 출력된 디지털 신호를 아날로그 신호로 변환하여 상기 상향 변환수단으로 출력하는 D/A 변환수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 승신 장치.

첨구항 15

제 9 항 내지 제 14 항중 어느 한 항에 있어서,

상기 상향 변환수단은,

상기 소정의 반송파 신호에 따라, 상기 변조 및 동기화수단으로부터 전달된 제 1 채널의 신호를 고주파 신호로 상향 변환하는 제 1 상향 변환부;

상기 소정의 반송파 신호의 위상을 천이시키는 위상 천이부;

상기 위상 천이부에 의해 위상이 천이된 반송파 신호에 따라, 상기 변조 및 동기화수단으로부터 전달된 제 2 채널의 신호를 고주파 신호로 상향 변환하는 제 2 상향 변환부;

상기 제 1 및 제 2 상향 변환부에 의해 상향 변환된 제 1 및 제 2 채널의 신호를 가산하기 위한 가산부;

상기 가산부에 의해 가산된 신호를 필터링하여 잡음을 제거하는 필터링수단

을 포함하여 이루어진 통신 시스템에서 역방향 링크의 송신 장치.

청구항 16

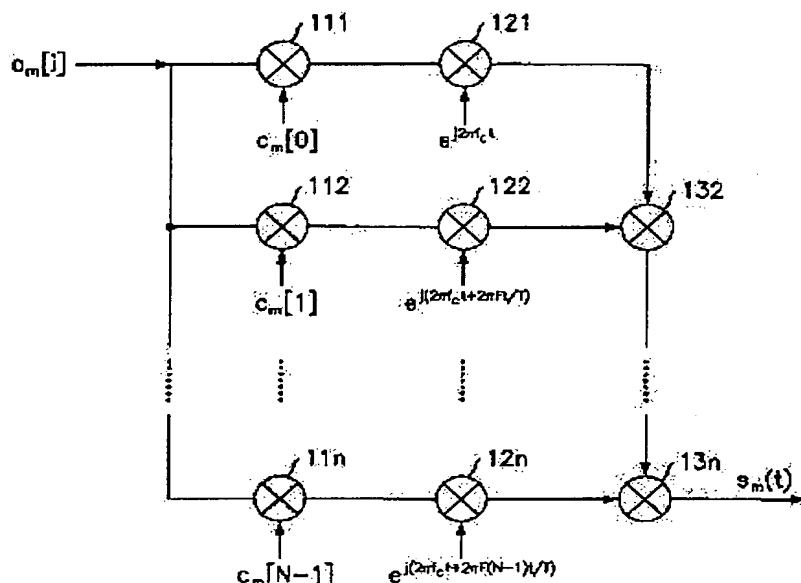
제 15 항에 있어서,

상기 위상 천이부는,

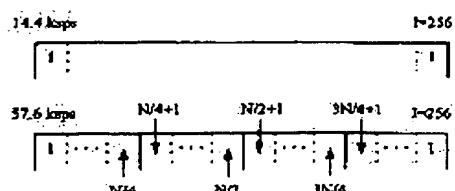
상기 소정의 반송파 신호를 실질적으로 90° 천이시키는 것을 특징으로 하는 통신 시스템에서 역방향 링크의 송신 장치.

도면

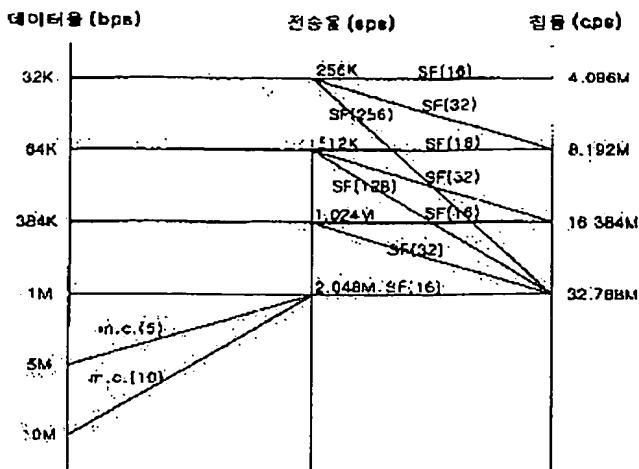
도면 1



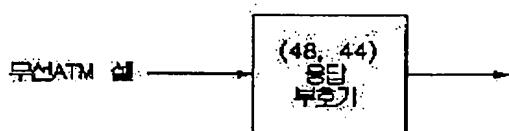
도면 2



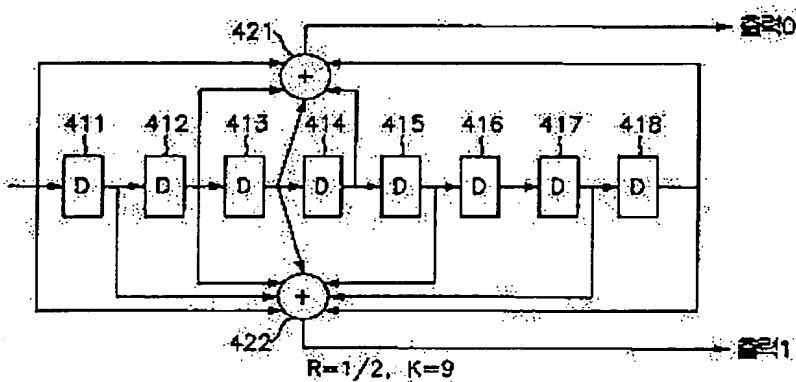
૨૪૩



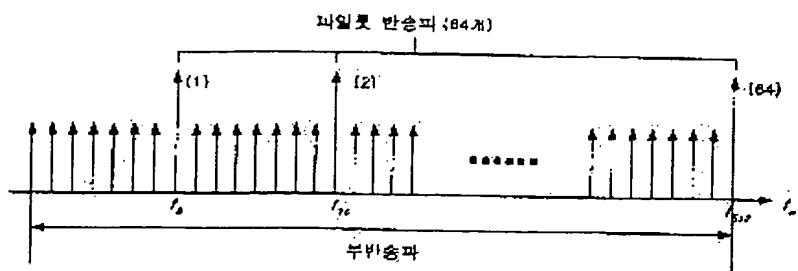
五百四



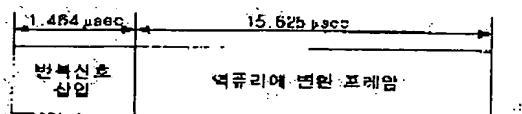
505



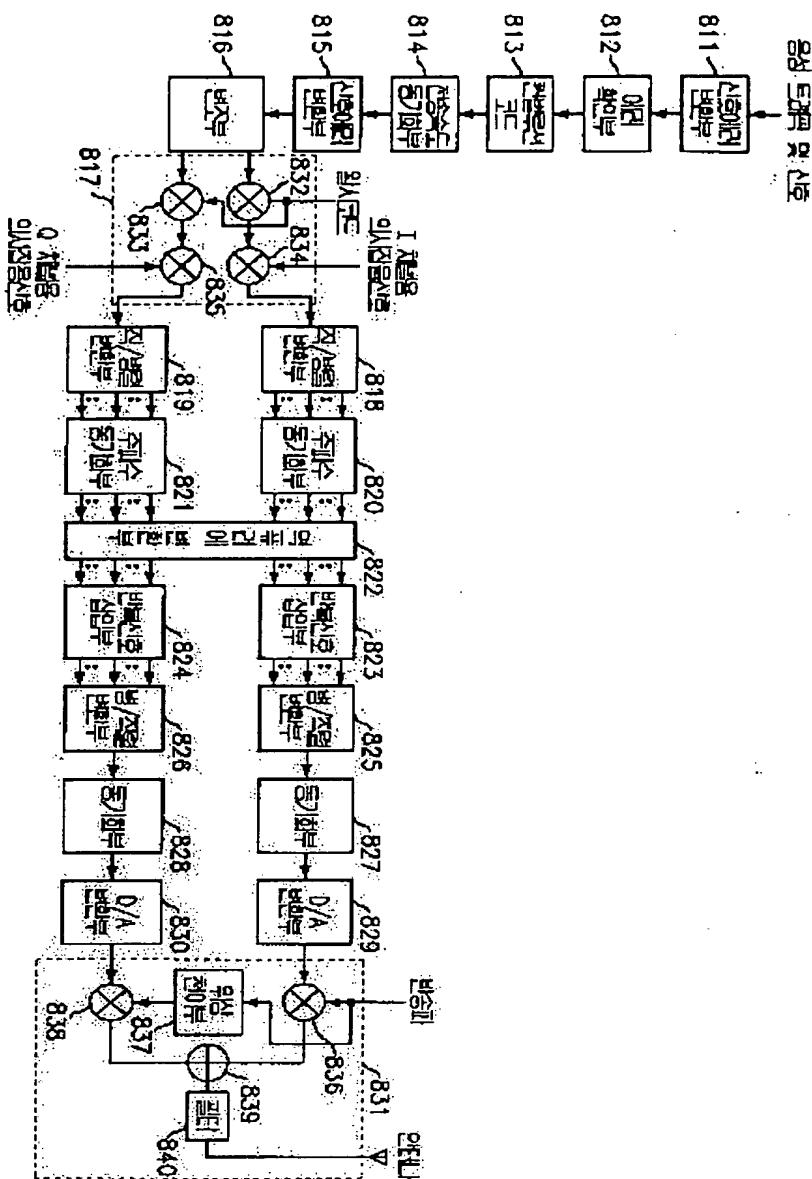
도 86



도 87



도 88



도면 9

